BAB V

PENUTUP

5.1 Kesimpulan

Dari hasil analisa yang telah dilakukan dari desain digital PCB maka dapat disimpulakan sebagai berikut:

1. Cadence Design System merupakan salah satu pilihan perangkat lunak yang memudahkan untuk pembuatan desain PCB terkhusus pada model digital *board* termasuk model OBD CPU. Perangkat lunak tersebut mempunyai beberapa *platform* yang menyediakan fitur dan perpustakan yang lengkap sehingga mempermudah dalam mendesain sebuah *layout* PCB.
2. Proses dalam mendesain *layout* PCB sesuai urutan adalah menggambar skematik, membuat *package* atau *footprint* komponen atau menggambil dari perpustakaan yang ada, proses netlist atau penyambungan antara skematik dan *layout board*, dan terakhir adalah mendesain PCB dalam *layout*.
3. Kesalahan umum dalam mendesain PCB diantaranya karena tidak adanya ketelitian dan ketidaktahuan aturan dalam mendesain sehingga saat pengecekan *error* atau pengecekan DRC terdapat kesalahan yang muncul.

5.2 Saran

Untuk pengembangan dan peningkatan lebih lanjut dari anlisis desain PCB ini ada beberapa hal yang perlu diperhatikan perancangannya.

1. Pengembangan manual fitur yang memudahkan dalam mendesain maupun merangkai skematik sehingga dapat mengestimasikan waktu yang ada.

2. Simulasi rangkaian skematik sehingga bisa memperkirakan bahwa rangkaian yang telah dibuat tidak ada kesalahan sambungan.
3. Menambahakan fitur pengecekan jenis error apapun yang kemungkinan terjadi menjadi sebuah *tools* seperti DRC tools sehingga otomatis mengetahui *error* yang terjadi.
4. Agar desain menjadi sempurna maka diperlukan silk komponen sehingga komponen dapat terlihat jenisnya dengan kasat mata.