LEMBAR PENGESAHAN

ANALISIS DESAIN DIGITAL PCB (*PRINTED CIRCUIT BOARD*) MENGGUNAKAN PERANGKAT LUNAK CADENCE DESIGN SYSTEM

IIP NURAFIFAH

NIM. 1.31.12.034

Disetujui dan disahkan di Bandung pada tanggal:

17 MARET 2017

Menyetujui,
Pembimbing

Tri Rahajoeningroem, M.T.
NIP. 4127.70.04.015

Dekan Fakultas
Teknik dan Ilmu Komputer

Prof. Dr. H. Denny Kurniadie, Ir., M.Sc.
NIP. 4127.70.015

Ketua Program Studi
Teknik Elektro

Muhammad Aria, M.T.
NIP. 4127.70.04.008