BAB V

KESIMPULAN DAN SARAN

5.1 Kesimpulan

Dari hasil perancangan dan analisa rangkaian *transmitter* CDMA, dapat disimpulkan bahwa :

1. Nilai kestabilan clock 15 kHz pada PRG di kanal-1 adalah 15,05 kHz dengan probabilitas kesalahan sekitar 0,00498 dan mempunyai presentase kesalahan sekitar 0,049%. Kecepatan data yang dihasilkan sebesar 3000 bps.
2. Nilai kestabilan clock 12,5 kHz pada PRG di kanal-2 adalah 12,525 kHz dengan probabilitas kesalahan sekitar 0,00352 dan mempunyai presentase kesalahan sekitar 0,041% sehingga clock ini dikatakan baik. Kecepatan data yang dihasilkan sebesar 2500 bps.
3. Nilai kestabilan clock 15 kHz pada PN di kanal-1 adalah 15,05 kHz dengan probabilitas kesalahan sekitar 0,00352 dan mempunyai presentase kesalahan sekitar 0,034%.
4. Nilai kestabilan clock 15 kHz pada PN di kanal-2 adalah 14,99 kHz dengan probabilitas kesalahan sekitar 0,00538 dan mempunyai presentase kesalahan sekitar 0,053%.
5. Spectrum *transmitter* CDMA ini akan tersebar disepanjang frekuensi pembawa 90 Mhz dengan rentang yang luas dan hal ini memperhatikan bahwa *bandwdith* akan mengalami peningkatan seiring dengan semakin panjangnya deretan data yang akan disebarkan oleh rangkaian penyebar (*spreader*).

5.2 Saran

1. Sangat diperlukan studi komponen yang lebih intensif sebelum melakukan pelaksanaan pembuatan fisik sistem rangkaian karena ada faktor-faktor yang mempengaruhi terjadinya perubahan frekuensi pada suatu rangkaian yang disebabkan oleh selisih komponen hasil perhitungan dengan ketersediaan komponen dipasaran.
2. Untuk mengembangkan ke arah yang lebih baik maka saran dari penulis apabila dikemudian hari ada yang berminat untuk merancang modulasi digital, baik di pengirim maupun di penerima yang harus diperhatikan adalah kemampuan komponen atau alat yang digunakan mampu bekerja dengan maksimal sesuai perencanaan karena redaman-redaman dan juga noise yang akan timbul ketika menggabungkan pada satu sistem blok rangkaian.