BAB V

KESIMPULAN DAN SARAN

5.1 Kesimpulan

Dari analisa yang telah dilakukan, maka diambil beberapa kesimpulan diantar lain :

1. Perancangan modulator dan demodulator DPSK yang telah dirancang telah sesuai apa yang diharap kan diperancangan awal.
2. Tingkat efisiensi lebar pita (*bandwidth*) dipengirim sudah mendekati efisiensi, karena semakin kecil efisiensi lebar pita maka semakin baik untuk ditransmisikan. Efisiensi lebar pita harus belih kecil dari 1bit/Hz
3. Pada penerima besar *bit error* adalah 0.25 % dimana *bit error* dipenerima harus lebih kecil dari data yang dikirm, karena semakin kecil *bit error* maka semakin baik sinyal yang diterima dipenerima.
4. Perbandingan dari hasil pengukuran dan pengujian simulsi berbeda, karena dari tiga kaki hasil pengujian dengan menggunakan software matlab perubahan fasanya tidak sesuai dengan data yang dikirim karena terjadi delay 1 *bit*, 3 *bit* dan 5 *bit* itu dikarenakan resolusi komputer terlalu cepat dan sulit untuk mengatur resolusinya.

5.2 Saran

1. Penentuan nilai komponen dalam merancang suatualat harus benar-benar dipahami dan dikuasai, baik secara teori mau pun prakteknya. Karena bila pada saat melakukan perancangan terjadi kesalahan dalam pemilihan komponen, dapat berkibat banyaknya *noise* yang ditimbulkan dari *output*

rangkaian yang dirancang atau bahkan terjadike salahan fatal sehingga menyebabkan alat yang dirancang tidak dapat berfungsi.

2. Agar terjadi modulasi, sinyal pembawa harus jauh lebih besar dari data yang akan terkirim.
3. Dalam segi penulisan, saya menyadari betul kekurangan dalam penulisan baik dari cara penyampaian, penyajian data dan banyak yang lainnya.