BAB V

Kesimpulan dan Saran

5.1 Kesimpulan

Setelah selesai melakukan perancangan dan Analisa, maka dapat disimpulkan berdasarkan hasil realisasi alat ini diperoleh beberapa kesimpulan :

1. Bahwa siyal termodulasi BPSK ditandai dengan 2 kombinasi fasa output, yaitu saat data berpindah dari‘1’ ke logika‘0’ memiliki fasa (– sin), sedangkan untuk perpindahan data dari ‘0’ ke logika ‘1’ maka sinyal (sin).
2. Untuk simulasi dengan sinyal carrier 500 KHz dan informasi 64 Kbps diperoleh frekuensi sisi bawah minimum 436KHz, dan frekuensi sisi atas maksimum 564KHz, sehingga minimum *nyquist bandwith*nya adalah 128 KHz.

5.2 Saran

1. Diperlukan studi komponen yang lebih intensif sebelum pelaksanaan pembuatan fisik sistem rangkaian untuk meyakinkan bahwa semua komponen yang dibutuhkan dapat disediakan.
2. Diperlukan pemberian sumber catu daya yang terpisah untuk tegangan referensi dari ADC agar proses konversi sinyal analog ke digital tetap stabil.

DAFTAR PUSTAKA

[1] Tokheim, Roger L. prinsip-prinsip Digital edisi kedua. Jakarta, Erlangga,1996

[2] Shoji, Shigeki dan Ir Suhana, Buku Pegangan Teknik Telekomunikasi, Jakarta, Pradnya, 1977

[3] Sutrisno, Elektronika Teori Dan Penerapannya, Bandung, ITB

[4] Cooper, William D. Instrumentasi Elektronik Dan Teknik Pengukuran, 1994

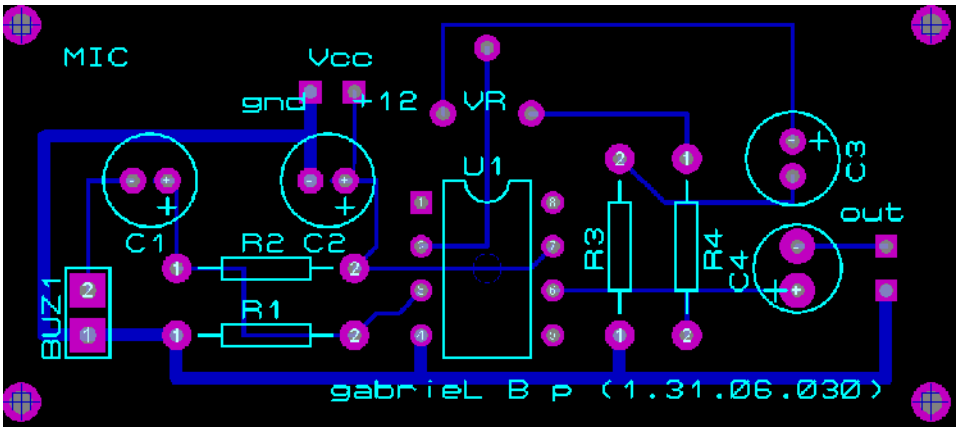
[5] Malvino B. prinsip-prinsip elektronika edisi ke tiga. Jakarta, Erlangga,1985

[6] David R Smith, Digital Transmission System, Prentice Hall Inc, New Jersey, 1981

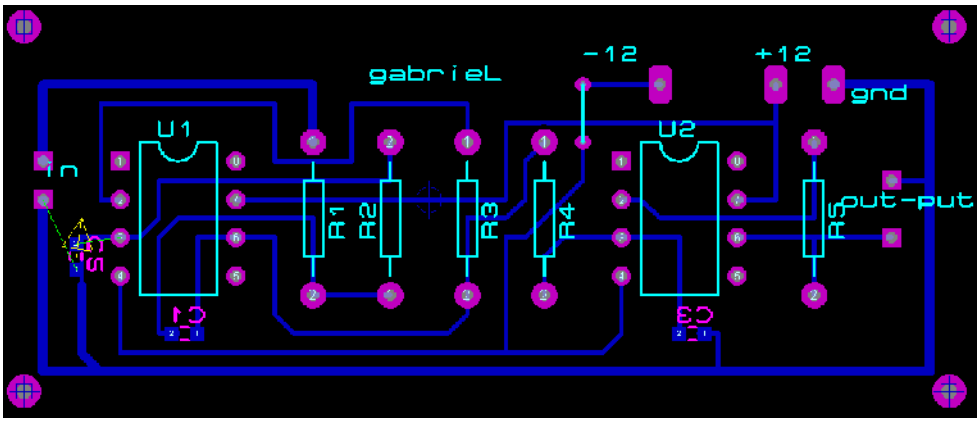
[7] www.elektroindonesia.com/elektro/komp26a7.gi

LAMPIRAN

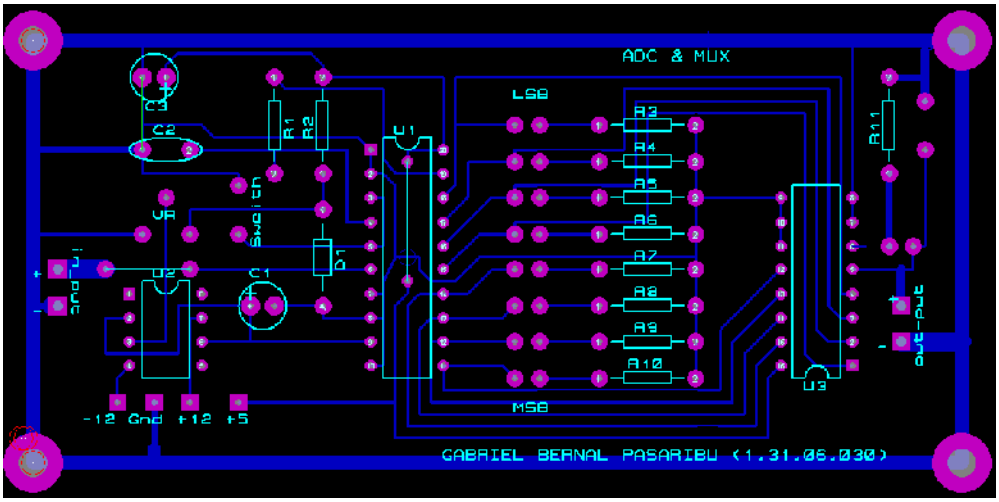
A



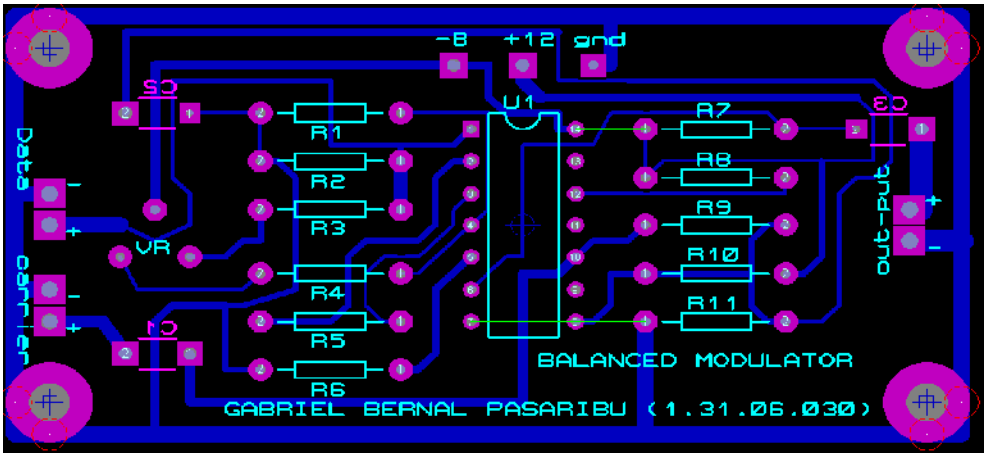
Rancangan Pre-amp Mic



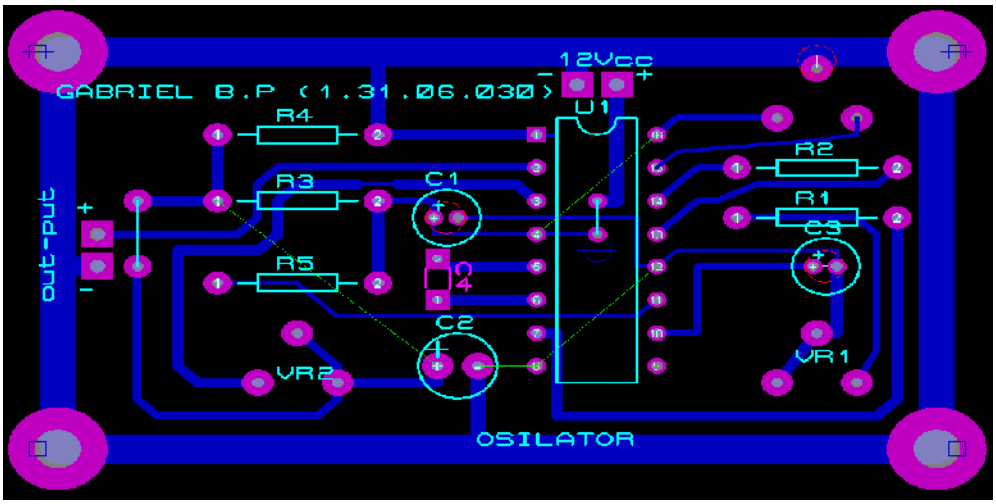
Rancangan Filter Butterworth



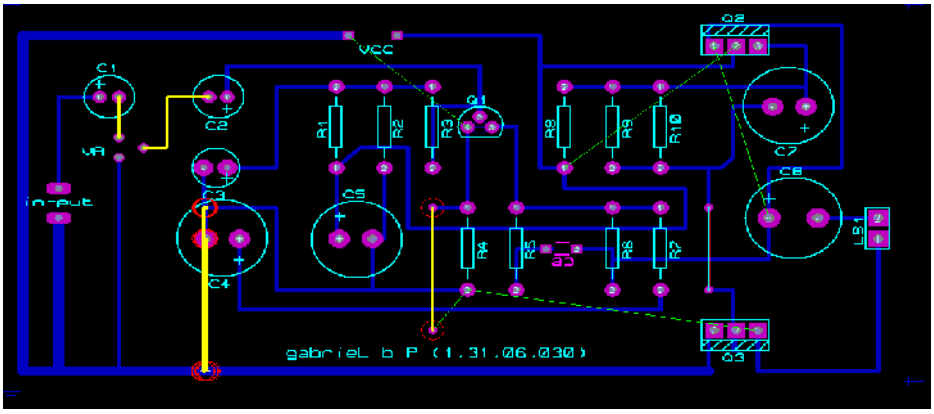
Rancangan ADC dan Multiplekser



Rancangan Balanced Modulator



Rancangan Osilator



Rancangan Penguat Audio

LAMPIRAN

B