PERANCANGAN MODULATOR

BINARY PHASE SHIFT KEYING DENGAN BIT RATE 64 KBPS

TUGAS AKHIR

Laporan ini disusun untuk memenuhi salah satu syarat dalam

menempuh pendidikan Program Sarjana di Jurusan Teknik Elektro

Oleh :

GABRIEL BERNAL PASARIBU

1.31.06.030



JURUSAN TEKNIK ELEKTRO

FAKULTAS TEKNIK DAN ILMU KOMPUTER

UNIVERSITAS KOMPUTER INDONESIA

BANDUNG

2010

LEMBAR PENGESAHAN

PERANCANGAN MODULATOR

BINARY PHASE SHIFT KEYING DENGAN BIT RATE 64 KBPS

Disusun Oleh :

Gabriel Bernal Pasaribu
1.31.06.030

Disetujui dan disahkan di Bandung pada tanggal :
18 Agustus 2010

Menyetujui,
Pembimbing

Tri Rahajoeningroem, M.T
NIP : 4127.70.04.015

Mengetahui,
Ketua Jurusan Teknik Elektro

Muhammad Aria, M.T
NIP : 4127.70.04.008

LEMBAR PENGESAHAN

PERANCANGAN MODULATOR

BINARY PHASE SHIFT KEYING DENGAN BIT RATE 64 KBPS

Disusun Oleh :

Gabriel Bernal Pasaribu
1.31.06.030

Disetujui dan disahkan di Bandung pada tanggal :
18 Agustus 2010

Mengetahui,

Penguji I	Penguji II
Muhammad Aria, M.T	**Levy Olivia Nur, M.T**
NIP : 4127.70.04.008	**NIP : 4127.70.04.014**

Mereka yang berhasil pernah mengalami kegagalan,

Jadi jika diwaktu mendatang anda mengalami kegagalan,

Senyumlah dan katakan

"saya pasti di jalur yang benar, sekarang saya siap melangkah maju"

Kupersembahkan untuk

Mamah dan Bapak tercinta

Yang senantiasa memberi perhatian

Kasih sayang dan Do'a nya tiada henti disetiap langkahku