DAFTAR GAMBAR

Gambar II.1. Diagram Blok Komunikasi Sederhana 10
Gambar II.2. Proses Modulasi ke Bentuk Sinyal Digital 15
Gambar II.3. Proses Modulasi ke Bentuk Sinyal Analog 15
Gambar II.4. Modulasi Sinyal Analog Untuk Data Digital 17
Gambar II.5. Modulasi Sinyal Analog 21
Gambar II.6. Transmisi Asinkron 21
Gambar II.7. Transmisi *Simplex* 22
Gambar II.8. Transmisi *Half Duplex* 23
Gambar II.9. Transmisi *Full Duplex* 23
Gambar II.10. Mikrokontroler BASIC Stamp BS2sx 24
Gambar II.11. Menjalankan BASIC Stamp Editor 26
Gambar II.12. Tampilan Utama BASIC Stamp Editor 26
Gambar II.13. Pemilihan Tipe Mikrokontroler 26
Gambar II.14. Urutan Bagian dari Program 27
Gambar II.15 Hasil Pemeriksaan *Syntak* yang Benar 28
Gambar II.16. Tampilan Pendownloadan Program 28
Gambar II.17. *Multiple Document Interface* 30
Gambar II.18. Tampilan IDE Visual Basic 31
Gambar II.19. Data Flow Diagram 34
Gambar III.1. Diagram Blok Sistem 36
Gambar III.2. Diagram Blok Pemancar 37
Gambar III.3. Format Keluaran Data GPS $GPRMC 38
Gambar III.4. Diagram Blok Penerima 39
Gambar III.5. Skema Rangkaian RS-232 41
Gambar III.6. Modul Radio YS-1020UB 41
Gambar III.7. Antenna 43
Gambar III.8. GPS Module *Engine* 43
Gambar III.9. Rangkaian *PushButton* 45
Gambar III.10. IC LM 7805 46
Gambar III.11. Diagram Proses Pemrograman Mikrokontroler 46
Gambar III.12. Mikrokontroler Basic Stamp 48
Gambar III.13. Data Flow Diagram Program 53
Gambar III.14. Main Utama Program 54
Gambar IV.1. Module Radio Komunikasi 55
Gambar IV.2. Data Keluaran GPS pada Hyperterminal 59
Gambar IV.3. Data Keluaran GPS saat Menerima Sinyal 60
Gambar IV.4. Data Keluaran GPS dengan Kecepatan 9600 baud 61
Gambar IV.5. Data Keluaran GPS dengan Kecepatan 1200 baud 61
Gambar IV.6. Data Keluaran GPS dengan Kecepatan 4800 baud 62
Gambar IV.7. Tampilan Penerimaan Data GPS 66
Gambar IV.8. Tampilan Objek Penyimpanan Data 67
Gambar IV.9. Tampilan Objek saat Menerima Data 68