DAFTAR GAMBAR

Hal

Gambar 2.1 Blok Diagram Komunikasi Sederhana 6
Gambar 2.2 FSK (*Frequency Shift Keying)* 8
Gambar 2.3 Aliran Data Tak Sinkron 9
Gambar 2.4 Aliran Data Sinkron 9
Gambar 2.5 Diagram Blok Mikrokontroler AT89S51 12
Gambar 2.6 Diagram Pin Mikrokontroler AT89S51 12
Gambar 2.7 Struktur Program Memori AT89S51 17
Gambar 2.8 Struktur Data Memori AT89S51 17
Gambar 2.9 Motor DC 18
Gambar 2.10 IC L298 18
Gambar 2.11 Konfigurasi Pin IC LM7805 19
Gambar 2.12 Konfigurasi IC MAX-232 19
Gambar 2.13 *YS-1020UB* 20
Gambar 2.14 Joystick Sony PS1 21
Gambar 2.15 Konektor DB-9 Paralel 21
Gambar 2.16 *AC/DC Adaptor* 220v-50vHz 22
Gambar 2.17 Tampilan Awal Pinnacle 22
Gambar 2.18 Tampilan Awal ISP 23
Gambar 2.19 Tampilan ISP30.EXE 23
Gambar 3.1 Diagram Bagian Pengontrol dan Pemancar 25
Gambar 3.2 Diagram Bagian Penerima 26
Gambar 3.3 Rangkaian sistem Minimum AT89S51 (Joystick) 28
Gambar 3.4 Rangkaian MAX-232 29
Gambar 3.5 Modem FSK 30
Gambar 3.6 Rangkaian MAX-232 31
Gambar 3.7 Rangkaian Sistem Minimum AT89S51 (Motor DC) 32
Gambar 3.8 Rangkaian Driver Motor DC L298 33
Gambar 3.9 Rangkaian Catu Daya 34

Gambar 3.10 Bentuk Rancang Bangun *Crane* 35
Gambar 3.11 Beban 36
Gambar 3.12 Diagram Proses Memprogram Mikrokontroler 37
Gambar 3.13 Diagram Alir Program Mikrokontroler Joystick 38
Gambar 3.14 Diagram Alir Program Mikrokontroler Motor DC 39