DAFTAR ISI

LEMBAR PENGESAHAN

PERNYATAAN KEASLIAN

ABSTRAK i

ABSTRACT ii

KATA PENGANTAR iii

DAFTAR ISI vi

DAFTAR GAMBAR ix

DAFTAR TABEL x

BAB I PENDAHULUAN 1

1.1 Latar Belakang Penelitian 1

1.2 Identifikasi dan Rumusan Masalah 4

1.2.1 Identifikasi Masalah 4

1.2.2 Rumusan Masalah 5

1.3 Maksud dan Tujuan Penelitian 5

1.3.1 Maksud Penelitian 5

1.3.2 Tujuan Penelitian 6

1.4 Kegunaan Penelitian 6

1.4.1 Kegunaan Akademis 6

1.4.2 Kegunaan Praktis 7

1.5 Batasan Masalah 7

1.6 Lokasi dan Waktu Penelitian 8

1.6.1 Lokasi Penelitian 8

1.6.2 Waktu Penelitian 8

1.7 Sistematika Penulisan 9

BAB II LANDASAN TEORI 11

2.1 Konsep Dasar Sistem Informasi 11

2.2 Manajemen Risiko 12

2.3 Pengertian Risiko 14

2.4 Definisi Manajemen Proyek 15

2.5 Pengertian Perangkat Lunak 19

2.6 Model Perangkat Lunak *Just In Time* (JIT) 20

2.6.1 Ruang Lingkup Perangkat Lunak *Just In Time* (JIT) 21

2.6.1.1 Elemen Risiko 21

2.6.1.2 Aktivitas Risiko 22

2.6.1.3 Faktor Risiko Perangkat Lunak 23

2.6.1.4 Matrik Risiko 24

2.6.1.5 Metodologi *Just In Time* (JIT) 25

2.7 Struktur Pohon Kemungkinan 26

2.8 Desain Model SERIM *(the Software Engineering Risk Model)* 27

2.9 *Fairul Mode Effect Analysis* 27

2.9.1 Dasar FMEA 28

2.9.2 Tujuan *Fairul Mode Effect Analysis* (FMEA) 28

2.9.3 Menentukan *detection* 29

BAB III OBJEK DAN METODE PENELITIAN 30

3.1 Objek Penelitian 30

3.1.1 Sejarah Singkat Perusahaan 30

3.1.2 Visi dan Misi Perusahaan 31

3.1.2.1 Visi Perusahaan 31

3.1.2.2 Misi Perusahaan 31

3.1.3 Struktur Organisasi Perusahaan 32

3.1.4 Deskripsi Tugas 33

3.2 Metodelogi Penelitian 35

3.2.1 Tahapan Penelitian 36

3.2.2 Alat Bantu Analisis Data 40

BAB IV HASIL DAN PEMBAHASAN 41

4.1 Pembahasan 41

4.2 Penilaian dan Perhitungan Kuisioner 42

4.3 Hasil Evaluasi dan Rekomendasi 50

BAB V KESIMPULAN DAN SARAN 55

5.1 Kesimpulan 55

5.2 Saran 55

DAFTAR PUSTAKA

LAMPIRAN