PERANCANGAN DAN REALISASI *DEMODULATOR DIRECT SEQUENCE SPREAD SPECTRUM* (DSSS)

TUGAS AKHIR

Merupakan suatu syarat untuk mendapatkan Gelar Sarjana Strata Satu (S1) pada
Jurusan Teknik Elektro Fakultas Teknik dan Ilmu Komputer
Universitas Komputer Indonesia

Disusun Oleh :

Nama : Hary Romandi
Nim : 13102861



JURUSAN TEKNIK ELEKTRO
FAKULTAS TEKNIK DAN ILMU KOMPUTER
UNIVERSITAS KOMPUTER INDONESIA

2008