

## KATA PENGANTAR

Segala puji bagi Allah SWT., Pencipta dan Pemelihara alam semesta, shalawat serta salam semoga terlimpah bagi Muhammad SAW., keluarga dan para pengikutnya yang setia hingga akhir masa.

Atas rahmat Allah SWT., akhirnya Penulis dapat menyelesaikan skripsi dengan judul “Perancangan Algoritma RSA CRT Menggunakan VHDL”. Skripsi ini bukanlah sebuah kerja individual dan akan sulit terlaksana tanpa bantuan banyak pihak dan akan sulit terlaksana tanpa bantuan banyak pihak yang tidak mungkin penulis sebutkan satu persatu. Dengan segala kerendahan hati, Penulis mengucapkan terima kasih kepada:

1. Kedua orang tua beserta saudara-saudari Penulis yang selalu mendukung secara moril maupun materil.
2. Dr. Ir. Herman S. Soegoto, MBA. selaku Dekan Fakultas Teknik dan Ilmu Komputer.
3. Usep Mohamad Ishaq, Ph.D. selaku Ketua Program Studi Sistem Komputer.
4. Dr. Wendi Zarman selaku dosen wali yang selalu memberi arahan setiap semesternya.
5. Hidayat, M.T. selaku Dosen Pembimbing yang telah memberikan arahan, nasihat, motivasi, ilmu dan bimbingan kepada Penulis selama proses pengerjaan skripsi.
6. Teman-teman Lab Sistem Digital yang telah banyak membantu selama studi maupun selama proses pengerjaan skripsi.

Akhirnya, Penulis berharap semoga penelitian ini menjadi sumbangsih yang bermanfaat bagi dunia sains dan teknologi di Indonesia, khususnya disiplin keilmuan yang Penulis alami.

Bandung, 24 Februari 2020

Penulis